

## **Реализация парадигмы DataFlow в программной платформе Cublic / The implementation of DataFlow paradigm in the software platform Cublic**

### Авторы / Authors:

Емельянов А.А., Терентьев А.Б., Фокина Л.В.

Yemelianov A.A., Terentiev A.B., Fokina L.V.

### Аннотация / Annotation:

В докладе представлена реализация парадигмы DataFlow в рамках проекта по созданию программной платформы для разработки и исполнения композитных приложений на гибридных вычислительных системах Cublic, описан оригинальный метод управления данными.

This article is about implementation of DataFlow paradigm in the project of creating software platform for development and fulfilment of composite application on hybrid computing systems Cublic. There is description of original method data control.

### Ключевые слова / Key words:

поток данных, распараллеливание, высокопроизводительные вычисления.

Data Flow, parallelization, high-perfomance computing.

Современные тенденции развития вычислительных систем направлены на исследование и развитие технологий, позволяющих достичь экзафлопного уровня производительности систем и эффективно управлять ими [1]. В интервью журналу «Суперкомпьютеры» [2] Томас Стерлинг заявил, что будущие экза-системы будут опираться на микроархитектуру, построенную на идеях обработки потока данных (data-flow).

Известны различные методы реализации парадигмы потока данных. Одним из них является метод организации параллельных вычислений, который содержит набор скриптов ( $s_1, s_2, \dots$ ), данных ( $d_1, d_2, \dots$ ) и правил ( $r_1, r_2, \dots$ ). Последние управляют перемещением данных между скриптами, которые производят вычисления. Схема перемещения данных сводится к графу, узлами которого служат скрипты  $s_i$  [3]. Все промежуточные данные отправляются на жёсткий диск, благодаря чему создаётся прозрачная модель удаления данных, контрольных точек, «горячей» остановки и запуска системы, динамическое управление количеством вычислительных узлов. Недостатком данной методики является регулярное использование жёсткого диска, обмен с которым занимает продолжительное время по сравнению с временем

выполнения скриптов и не всегда является необходимым. Стоит отметить, что циклов в явном виде в данном методе организации потока данных нет (они организуются за счёт правил), т.е. циклы переходят в другую сущность.

Другой известной реализацией парадигмы DataFlow является язык потока данных (DFL — Data Flow Language) [4]. Программа на DFL представляет собой набор узлов, каждый из которых включает в себя заголовок и программу обработки данных. Заголовок содержит имя узла, входы для выполнения программы и форму контекста, необходимую и достаточную для выполнения программы. Программа узла производит вычисления, зависящие только от значений входов и контекста. Узлы соединены между собой коммуникационной сетью, по которой перемещаются токены, представляющие собой минимальный объём промежуточных данных со служебной информацией. Данный язык удобен тем, что распараллеливание происходит автоматически в процессе выполнения программы. Кроме того, благодаря организации данных в виде токенов, исчезают циклы на уровне перебора элементов данных. Несмотря на ряд достоинств, метод имеет недостатки, главным из которых является то, что объём «полезной» перемещаемой информации по сравнению с общим объёмом перемещаемых данных значительно мал, что загружает систему и увеличивает время выполнения алгоритма в целом.

В рамках проекта создания инструментальной платформы для разработки и исполнения композитных приложений на гибридных вычислительных системах Cublic [5] была реализована парадигма DataFlow в части управления данными. При этом алгоритм представляется графом, узлами которого являются вычислительные блоки. Данные организованы в виде «полей», которые представляют собой массив векторов, благодаря чему обеспечивается эффективное использование высоко параллельных структур, в том числе SIMD-архитектура.

Принципиальным отличием предлагаемой реализации DataFlow является оригинальная организация потока данных. Чтобы исключить перемещение по интерконнекту больших объёмов промежуточных данных, используются модификаторы, которые представляют собой набор служебной информации, указывающий каким образом и в каком порядке необходимо изменять (модифицировать) поле данных, чтобы получить новые данные. Таким образом, поле данных хранится без изменений или частично изменённое, а блоки, выполняющие вычисления, формируют новое поле данных путём обратного прохода по модификаторам, часть из которых можно поменять местами. В таком случае перемещается незначительный объём служебной информации (несколько байт, указывающие код и параметры операции) с большим по размеру

полем данных (до нескольких мегабайт).

Формально при такой реализации DataFlow алгоритм представляет собой граф. Рёбра графа несут информацию о том, куда и откуда идут данные и, благодаря модификаторам, несут смысловую нагрузку. Выходящие из одного блока (узла) поля, идущие к разным блокам, в конечном итоге могут быть обработаны по-разному.

Если поле содержит большой объём данных, оно будет разделено на несколько частей. Размер каждой части обуславливается с одной стороны оперативной памятью, которой должно хватать для обработки и хранения промежуточных данных. С другой стороны, загружать интерконнект системы малым объёмом полезных данных с большим объёмом служебной информации не рационально. Кроме того, специальные вычислители (например, графические процессоры) более эффективно обрабатывают большие порции данных.

При такой организации DataFlow циклы как структурный элемент программы исключаются. На уровне перебора элементов массива циклы не требуются благодаря организации данных в виде полей (все элементы вычисляются одновременно). Однако зачастую циклы возникают на более высоком уровне. Для реализации данного рода циклов используется блок Switch, который имеет два входа для получения данных и один выход. Switch можно настроить так, что получив в первый раз данные с одного входа, все остальные данные он будет получать со второго входа. Так организуется цикл в графе. Выходом из цикла может служить блок Fork, который имеет один вход промежуточных данных и два различных выхода. Необходимое количество итераций данные могут пройти по кругу, двигаясь по одному выходу блока, и затем переключиться на другой выход. С помощью данных блоков можно организовать движение промежуточных данных по нескольким циклам (см. рис. 1).

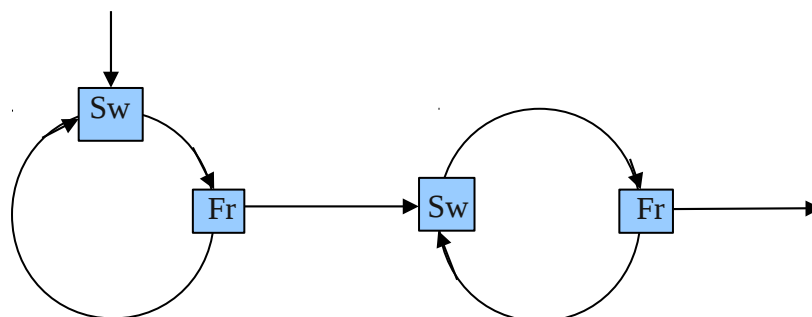


Рис. 1. Схема движения данных по двум циклам, организованная при помощи блоков Switch (Sw) и Fork (Fr).

Таким образом, циклы на уровне перебора элементов массива пропадают, а циклы более высокого уровня принимают другую сущность.

Описанные выше идеи могут быть практически применены к платформе любой степени гетерогенности. Частично они реализованы в рамках проекта создания программной платформы Cublic. Информация о проекте и вход на демонстративный вычислительный комплекс находится на сайте [www.hopcomp.net](http://www.hopcomp.net).

Список литературы:

- [1] *Воеводин В.В., Воеводин Вл. В.* Параллельные вычисления // БХВ-Петербург, 2002. 608с.
- [2] *Воеводин Вл.В., Лёвшин И.В.* Многоточие Стерлинга // Суперкомпьютеры, Москва, №3, осень 2010. С. 17 — 20.
- [3] *Бахтерев М.О., Васев П.А.* Методы распределённых вычислений на основе модели потока данных. Прототип системы // XII Международный семинар «Супервычисления и Математическое моделирование»: Тез. докл. Саров, 2010. С. 14 — 16.
- [4] *Климов А.В., Окунев А.С., Левченко Н.Н.* Автоматическое распараллеливание линейных циклов путём трансляции в язык потока данных // XII Международный семинар «Супервычисления и Математическое моделирование»: Тез. докл. Саров, 2010. С. 51 — 52.
- [5] [www.hopcomp.net](http://www.hopcomp.net)

Сведения об авторах / Information about authors:

**Емельянов Алексей Александрович / Emelyanov Aleksey Aleksandrovich**

ООО «НИЦ СВТ», главный конструктор, в 2010 г. окончил НГТУ им. Алексеева Р.Е., автор около 20 статей, область научных интересов – параллельные вычисления, математические модели, алгоритмы, e-mail: [leshiy@ivc.nnov.ru](mailto:leshiy@ivc.nnov.ru), тел. (831) 437-16-36

Special Computing Technologies LLC, main designer, graduated from Alekseev R.Y. Nizhny Novgorod State Technical University in 2010, the author of near 20 articles, scientific interests: parallel computing, mathematical models, algorithms, e-mail: [leshiy@ivc.nnov.ru](mailto:leshiy@ivc.nnov.ru), tel. (831) 437-16-36

**Терентьев Александр Борисович / Terentyev Aleksandr Borisovich**

ООО «НИЦ СВТ», исполнительный директор, в 1985 г. окончил ГПИ им. Жданова А.А., в 1989 г. – ГГУ им. Лобачевского Н.И., автор около 40 статей, область научных интересов – параллельные вычисления, нелинейная динамика, e-mail: [ater@ivc.nnov.ru](mailto:ater@ivc.nnov.ru), тел. (831) 437-16-36

Special Computing Technologies LLC, executive director, graduated from Zhdanov A.A. Gor'kiy Polytechnic Institute in 1985, Lobachevskiy N.I. Gor'kiy State University in 1989, the author of near

40 articles, scientific interests: parallel computing, non-linear dynamical systems, e-mail: [ater@ivc.nnov.ru](mailto:ater@ivc.nnov.ru), tel. (831) 437-16-36

**Фокина Лариса Валериевна / Fokina Larisa Valerievna**

ООО «НИЦ СВТ», инженер, в 2008 г. окончила ННГУ им. Лобачевского Н.И., область научных интересов — вычислительная математика, математические модели, алгоритмы, e-mail: [larisa@ivc.nnov.ru](mailto:larisa@ivc.nnov.ru), тел. (831) 437-16-36

Special Computing Technologies LLC, engineer, graduated from Lobachevskiy N.I. Nizhniy Novgorod State University in 2008, scientific interests: computational mathematics, mathematical models, algorithms, e-mail: [larisa@ivc.nnov.ru](mailto:larisa@ivc.nnov.ru), tel. (831) 437-16-36